

Technique et science informatiques

Sommaire

Volume 32 – n° 2/2012

ARCHITECTURE DES ORDINATEURS

- 149 Introduction
LOÏC LAGADEC, SÉBASTIEN PILLEMENT, ARNAUD TISSERAND
- 153 Reconvergence de contrôle implicite pour les architectures SIMT
Implicit control reconvergence for SIMT architectures
NICOLAS BRUNIE, SYLVAIN COLLANGE
- 179 Évaluation de la précision en virgule fixe
dans le cas des structures conditionnelles
Accuracy evaluation in fixed-point, in the case of structures conditional
JEAN-CHARLES NAUD, DANIEL MÉNARD, OLIVIER SENTIEYS
- 203 Un système de cache hiérarchique pour les E/S
présentant des motifs séquentiels pour les mémoires flash NAND
*A hierarchical cache system for I/O with sequential patterns
in NAND flash memory*
PIERRE OLIVIER, JALIL BOUKHOBZA
- 229 De quoi est faite une trace d'exécution ?
What is an execution trace made of?
BERNARD GOOSSENS, ALI EL MOUSSAOUI, KE CHEN, DAVID PARELLO
- 253 Méthodologie dédiée aux applications parallèles sur plateforme
reconfigurable dynamiquement
*Design methodology for parallel applications on dynamically
reconfigurable platform*
CLÉMENT FOUCHER, FABRICE MULLER, ALAIN GIULIERI

- 281 Introduction de la prédiction de branchement
dans la synthèse de haut niveau
Branch prediction for high-level synthesis
VIANNEY LAPÔTRE, PHILIPPE COUSSY, CYRILLE CHAVET