

# Technique et science informatiques

Sommaire

Volume 30 – n° 9/2011

## Architecture des ordinateurs

- 1033 Éditorial – PASCAL SAINRAT
- 1035 Compression de code pour processeurs haute performance  
*Code compression for high performance processors*  
HALUK OZAKTAS, KARINE HEYDEMANN
- 1061 Systèmes de mémoire transactionnelle pour les architectures à base de NoC. Conception, implémentation et comparaison de deux politiques  
*Design, implementation and comparison of two transactional memory systems targeting NoC based architectures*  
QUENTIN L. MEUNIER, FRÉDÉRIC PÉTROU
- 1089 Modélisation UML/MARTE de SoC et analyse temporelle basée sur l'approche synchrone. Vers l'exploration à haut niveau de l'architecture  
*UML/MARTE SoC modeling and temporal analysis based on the synchronous approach. Towards high level architecture exploration*  
ADOLF ABDALLAH, ABDOULAYE GAMATIÉ, JEAN-LUC DEKEYSER
- 1115 Accélération de la simulation modulaire  
*Modular simulation speed-up*  
MOURAD BOUACHE, DAVID PARELLO, BERNARD GOOSSENS

